

Seznam seminarjev VRO 2005/2006

Št.	Tema seminarja oz. naslov članka	Dodatni opis	Primarni vir	Nalogo rezerviral
1	Multithreaded CPU vs. Normal CPU		neopredeljen	21.3.2006 Melita Kuhej
2	An open platform for developing multiprocessor SoCs		IEEE Computer, July 2005	25.3.2006 Mitja Železnikar
3	Embedded computing		IEEE Computer, July 2005	28.3.2006 Blaž Drole
4	Parallelism and the ARM instruction set architecture		IEEE Computer, July 2005	28.3.2006 Damjan Kejžar
5	The architecture of virtual machines		IEEE Computer, May 2005	21.3.2006 Boris Gaberšček
6	Primerjava zasnove 32 in 64 bitnih procesorjev		neopredeljen	20.3.2006 Boštjan Stanko
7	Primerjava ADSL in VDSL tehnologije		neopredeljen	16.3.2006 Matjaž Cvelbar
8	Chip makers turn to multicore processors		IEEE Computer, May 2005	21.3.2006 Miha Starič
9	Primerjava programskih požarnih zidov		neopredeljen	21.3.2006 Jure Mally
10	Primerjava OCR algoritmov		neopredeljen	21.3.2006 Blaž Krapež
11	Ovrednotenje programske opreme za podporo industrijski informatiki		neopredeljen	
12	Primerjava PLC krmilnikov		neopredeljen	18.5.2006 Borut Šuštar
13	LCD tehnologije	primerjava tehnologij za izboljšanje kontrastov in odzivnih časov	neopredeljen	28.3.2006 David Sušnik
14	Genetska optimizacija sortirnih algoritmov	predlog študenta	neopredeljen	5.4.2006 Roman Avsec, David Petrunov
15	Primerjava stikal z Agilent 2NX analizatorjem	predlog študenta	neopredeljen	7.4.2006 Urban Pfeifer
16	Zgoščevalne funkcije	predlog študenta	neopredeljen	10.4.2006 Aleš Šarkanj
17	Programski in strojni usmerjevalnik za domačo uporabo	predlog študenta	neopredeljen	26.5.2006 Primož Ivančič
18	Primerjava mikrokrmilnikov	predlog študenta	neopredeljen	25.5.2006 Jani Vrhovnik
19	Raid za domačo rabo	predlog študenta	neopredeljen	26.6.2006 Andrej Cetin